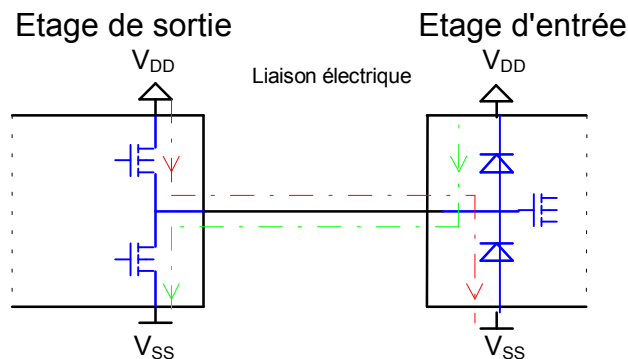


1. Présentation

Destinée à l'origine à des applications aérospatiales, elle a trouvé sa vocation dans les instruments portables, l'électronique médicale et industrielle, l'automobile et les périphériques d'ordinateur, et a dominé en plus le marché de l'horlogerie électronique.

2. Caractéristiques de fonctionnement

Schéma des étages d'entrée et de sortie connectés



3. Les familles logiques CMOS améliorées

3.1. La famille logique 74AC / 74ACT

Elle possède les caractéristiques électriques de la famille 74HC, mais avec une vitesse de fonctionnement très élevée (temps de propagation extrêmement court).

La famille **74ACxxxx** a des niveaux d'entrée CMOS et des performances en vitesse égale ou supérieure à la logique FAST, AS et S.

La famille **74ACTxxxx** a des niveaux d'entrée compatibles TTL.

3.2. La famille logique 74ABT / 74BCT, technologie BiCMOS

Elle consiste en la juxtaposition d'une logique interne de type CMOS 1 μ m (faible consommation en statique) et d'un étage de sortie bipolaire (faible sensibilité aux charges capacitives)..

Elle permet d'atteindre des vitesses élevées et de fournir des courants élevés (> 500 mA).